

INTITULE DE LA MATIERE : Electronique numérique

CODE : **SEMESTRE :** S5

NOM DE L'ENSEIGNANT RESPONSABLE : M. Bocquet

NOMBRE D'HEURES ENCADREES CM : 8 TD : 8 TP :

NOMBRE D'HEURES DE TRAVAIL PERSONNEL DE L'ELEVE – estimation : 6

OBJECTIF GENERAL :

Maitriser la logique combinatoire et la logique séquentielle permettant la synthèse logique des machines à états.

CONTENU – PLAN DU COURS :

- 1) Introduction au monde du numérique et à ces limites
- 2) Logique combinatoire
- 3) Logique séquentiel
- 4) Machine à état
- 5) Brève description des familles de CI logiques (comparaison des caractéristiques).

FORME DE L'EVALUATION :

Contrôle continu Contrôle terminal Mémoire/rapport Soutenance
préciser si nécessaire, nombre d'épreuves : et type oral / écrit

ACQUIS DE LA FORMATION ATTENDUS, ET QUI SONT EVALUES :

A l'issue de cette formation l'élève doit :

- maitriser la logique combinatoire et séquentielle
- être capable de comprendre le fonctionnement de système séquentiel
- connaître les principes de la synthèse logique et être capable de l'appliquer sur des exemples simples.

PREREQUIS :

REFERENCES, BIBLIOGRAPHIE :